

Документ подписан простой электронной подписью
Информация о владельце:
ФИО: Епархин Олег Модестович
Должность: директор Ярославского филиала ПГУПС
Дата подписания: 07.09.2024 17:55:55
Уникальный программный ключ:
02c0e3529c2d8e46b4c35c37058e2c3155b09b1a

ФЕДЕРАЛЬНОЕ АГЕНТСТВО ЖЕЛЕЗНОДОРОЖНОГО ТРАНСПОРТА
Федеральное государственное бюджетное образовательное учреждение
высшего образования
**«Петербургский государственный университет путей сообщения
Императора Александра I»
(ФГБОУ ВО ПГУПС)
Ярославский филиал ПГУПС**

УТВЕРЖДАЮ
Директор Ярославского филиала ПГУПС

 О.М. Епархин
«18» июня 2024 г.

РАБОЧАЯ ПРОГРАММА УЧЕБНОЙ ДИСЦИПЛИНЫ

ОП.04 ЦИФРОВАЯ СХЕМОТЕХНИКА

для специальности
**27.02.03 Автоматика и телемеханика на транспорте
(железнодорожном транспорте)**

Квалификация – **техник**
Форма обучения – **очная**

Ярославль
2024

Рассмотрено на заседании ЦК
Автоматики, телемеханики и электроснабжения
протокол № 10 от «30» мая 2024 г.
Председатель  /Маслов А.А./

Рабочая программа учебной дисциплины ОП.04 Цифровая схемотехника разработана на основе Федерального государственного образовательного стандарта среднего профессионального образования (далее ФГОС СПО) по специальности 27.02.03 Автоматика и телемеханика на транспорте (железнодорожном транспорте), утвержденного приказом Министерства образования и науки Российской Федерации от 28 февраля 2018 г. № 139.

Разработчик программы: филиал федерального государственного бюджетного образовательного учреждения высшего образования «Петербургский государственный университет путей сообщения Императора Александра I» в г. Ярославле (Ярославский филиал ПГУПС)

СОДЕРЖАНИЕ ПРОГРАММЫ

1. ОБЩАЯ ХАРАКТЕРИСТИКА РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ	4
1.1. Цель и место дисциплины в структуре образовательной программы.....	4
1.2. Планируемые результаты освоения дисциплины	4
2. СТРУКТУРА И СОДЕРЖАНИЕ ДИСЦИПЛИНЫ	5
2.1. Трудоемкость освоения дисциплины	5
2.2. Содержание дисциплины.....	6
3. УСЛОВИЯ РЕАЛИЗАЦИИ ДИСЦИПЛИНЫ.....	11
3.1. Материально-техническое обеспечение.....	11
3.2. Учебно-методическое обеспечение	11
4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ ДИСЦИПЛИНЫ.....	12

1. ОБЩАЯ ХАРАКТЕРИСТИКА РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ ОП.04 ЦИФРОВАЯ СХЕМОТЕХНИКА

1.1. Цель и место дисциплины в структуре образовательной программы

Цель дисциплины ОП.04 Цифровая схемотехника: сформировать знания о видах информации и способах ее представления в ЭВМ, алгоритмах функционирования цифровой схемотехники; сформировать умения работать с типовыми средствами вычислительной техники и программного обеспечения.

Дисциплина ОП.04 Цифровая схемотехника включена в обязательную часть общепрофессионального цикла образовательной программы.

1.2. Планируемые результаты освоения дисциплины

Результаты освоения дисциплины соотносятся с планируемыми результатами освоения образовательной программы, представленными в матрице компетенций выпускника (п. 4.3 ОПОП-П).

В результате освоения дисциплины обучающийся должен:

Код ОК, ПК	Уметь	Знать	Владеть навыками
ОК 01	<ul style="list-style-type: none"> – распознавать задачу и/или проблему в профессиональном и/или социальном контексте, анализировать и выделять её составные части – определять этапы решения задачи, составлять план действия, реализовывать составленный план, определять необходимые ресурсы – выявлять и эффективно искать информацию, необходимую для решения задачи и/или проблемы – владеть актуальными методами работы в профессиональной и смежных сферах – оценивать результат и последствия своих действий (самостоятельно или с помощью наставника) 	<ul style="list-style-type: none"> – актуальный профессиональный и социальный контекст, в котором приходится работать и жить – структура плана для решения задач, алгоритмы выполнения работ в профессиональной и смежных областях – основные источники информации и ресурсы для решения задач и/или проблем в профессиональном и/или социальном контексте – методы работы в профессиональной и смежных сферах – порядок оценки результатов решения задач профессиональной деятельности 	-
ОК 02	<ul style="list-style-type: none"> – определять задачи для поиска информации, планировать процесс поиска, выбирать необходимые источники информации – выделять наиболее значимое в перечне информации, структурировать получаемую информацию, оформлять 	<ul style="list-style-type: none"> – номенклатура информационных источников, применяемых в профессиональной деятельности – приемы структурирования информации – формат оформления результатов поиска информации 	-

	<p>результаты поиска</p> <ul style="list-style-type: none"> – оценивать практическую значимость результатов поиска – применять средства информационных технологий для решения профессиональных задач – использовать современное программное обеспечение в профессиональной деятельности – использовать различные цифровые средства для решения профессиональных задач 	<ul style="list-style-type: none"> – современные средства и устройства информатизации, порядок их применения – программное обеспечение в профессиональной деятельности, в том числе цифровые средства 	
ПК.1.1	<ul style="list-style-type: none"> – использовать типовые средства вычислительной техники и программного обеспечения; – проводить контроль и анализ процесса функционирования цифровых схемотехнических устройств по функциональным схемам 	<ul style="list-style-type: none"> – виды информации и способы ее представления в ЭВМ; – алгоритмы функционирования цифровой схемотехники 	-

1.3.Обоснование часов вариативной части ОПОП-П

№№ п/п	Дополнительные знания, умения, навыки (если указаны ПК)	№, наименование темы	Объем часов	Обоснование включения в рабочую программу
-	-	-	-	-

2. СТРУКТУРА И СОДЕРЖАНИЕ ДИСЦИПЛИНЫ

2.1. Трудоемкость освоения дисциплины

Наименование составных частей дисциплины	Объем в часах	В т.ч. в форме практ. подготовки
Учебные занятия	51	10
Курсовая работа (проект)	-	-
Самостоятельная работа	-	-
Промежуточная аттестация в форме дифференцированного зачета	-	-
Всего	51	10

2.2. Содержание дисциплины

Наименование разделов и тем	Содержание учебного материала, практических и лабораторных занятий	Объем, акад. ч / в том числе в форме практической подготовки, акад ч	Коды компетенций, формированию которых способствует элемент программы
1	2	3	4
Введение	<p>Содержание: Задачи и структура дисциплины. Значение дисциплины в системе подготовки специалистов по автоматике и телемеханике на железнодорожном транспорте. Краткий очерк развития цифровой схемотехники. Связь цифровой схемотехники с развитием элементной базы. Основные определения и понятия в цифровой схемотехнике: схемотехника, цифровой сигнал, цифровое устройство, цифровая логика, синтез, микропроцессов, микро-ЭВМ. Роль и значение функциональной электроники в построении новых систем автоматике железнодорожного транспорта</p>	2/- 2	ПК 1.1 ОК 01 ОК 02
Раздел 1. Арифметические основы цифровой схемотехники		4/-	
Тема 1.1. Формы представления числовой информации в цифровых устройствах	<p>Содержание: Основные особенности систем счисления для представления информации в устройствах цифровой схемотехники (двоичная, двоично-десятичная, шестнадцатеричная системы счисления). Понятие бита, байта, машинного слова. Представление положительных и отрицательных двоичных чисел в прямом, обратном, дополнительном кодах со знаковым и без знакового разряда</p>	2/- 2	ПК 1.1 ОК 01 ОК 02
Тема 1.2. Арифметические операции с кодированными числами	<p>Содержание: Особенности выполнения арифметических операций с многоразрядными двоичными кодированными числами со знаковым разрядом и без знакового разряда</p>	2/- 2	ПК 1.1 ОК 01 ОК 02
Раздел 2. Логические основы цифровой схемотехники		6/-	
Тема 2.1. Функциональная логика	<p>Содержание: Физическое представление логических значений двоичных чисел электрическими сигналами. Логические функции одной и двух переменных. Элементарные, базисные функции И, ИЛИ, НЕ Таблицы истинности. Релейно-контактные аналоги. Законы и тождества алгебры логики. Условное графическое обозначение (УГО) основных (базисных) и универсальных (базовых) логических элементов</p>	2/- 2	ПК 1.1 ОК 01 ОК 02
Тема 2.2. Основы синтеза цифровых логических устройств	<p>Содержание: Основы аналитического и графического (карты Карно) способов минимизации функций. Основы синтеза и анализа комбинационных логических схем Техническая реализация — построение логических схем по переключательным функциям.</p>	2/- 2	ПК 1.1 ОК 01 ОК 02

	Особенности построения логических устройств. Построение схем цифровых логических устройств методом синтеза		
Тема 2.3. Цифровые интегральные микросхемы	Содержание:	2/-	ПК 1.1 ОК 01 ОК 02
	Общие сведения о цифровых интегральных микросхемах (ЦИМС) и область их применения. Основные серии ЦИМС для построения логических устройств. Классификация серий ЦИМС. Схема цифробуквенного обозначения серий ЦИМС. Основные параметры ЦИМС. Сравнительные параметры ЦИМС с различными видами схемотехнических решений. Общая характеристика последовательных и комбинационных цифровых логических устройств на основе ЦИМС. Функциональные схемы и условные графические обозначения ЦИМС в зависимости от функционального обозначения. Базовые логические элементы. Разработка схемы на логических элементах, эквивалентной по функционированию заданной релейной схеме	2	
Раздел 3. Последовательностные цифровые устройства - цифровые автоматы		12/6	
Тема 3.1. Цифровые триггерные схемы	Содержание:	4/-	ПК 1.1 ОК 01 ОК 02
	Назначение триггеров и их применение. Классификация триггеров. Назначение и обозначение входов и выходов триггеров. Принцип функционирования асинхронного RS-триггера на элементах ИЛИ-НЕ. Защита от дребезга контактов. Принцип функционирования асинхронного RS-триггера на элементах И-НЕ. Триггеры Т-типа и D-типа. Условия построения и работа синхронных триггеров. Двухступенчатые триггеры. Универсальный JK-триггер. Построение и работа схем взаимного преобразования триггеров: RS→T; D→T; RST→D; RST→JK; JK → RS; JK → T; JK → D. Условное графическое обозначение триггеров	2	
	В том числе практических и лабораторных занятий	2/2	
	1. Лабораторная работа № 1 Исследование работы интегральных триггеров на логических элементах	2/2	
Тема 3.2. Цифровые счетчики импульсов	Содержание:	4/2	ПК 1.1 ОК 01 ОК 02
	Назначение и типы счетчиков. Классификация и параметры счетчиков. Принцип функционирования счетчиков. Коэффициенты счета счетчика. Переполнение счетчика. Принципы построения и работа счетчиков на сложение и вычитание. Счетчики с последовательным, параллельным и групповым переносом. Разрядность и коэффициент пересчета счетчиков, весовое соотношение разрядов. Ввод и вывод информации в счетчиках (последовательный и параллельный). Синхронные и асинхронные счетчики. Реверсивный счетчик. Счетчик с предварительной установкой. Декадный двоично-десятичный счетчик. Кольцевые счетчики. Счетчики с переносом информации. Условные графические обозначения счетчиков. Каскадное соединение счетчиков. Схема делителя частоты на основе двоичных счетчиков	2	
	В том числе практических и лабораторных занятий	2/2	
	1. Лабораторная работа № 2 Исследование реверсивного счетчика с предварительной установкой	2/2	
Тема 3.3. Регистры	Содержание:	4/2	ПК 1.1 ОК 01
	Назначение и типы регистров. Классификация регистров. Принцип построения	2	

	последовательных, параллельных, последовательно-параллельных и параллельно-последовательных регистров. Реверсивный регистр. Особенности парафазного параллельного регистра Кольцевые регистры. Сдвигающие регистры как преобразователи кодов. Буферные регистры. Условное графическое обозначение регистров		ОК 02
	В том числе практических и лабораторных занятий	2/2	
	1. Лабораторная работа №3 Исследование схем регистров на ИМС	2/2	
Раздел 4. Комбинационные цифровые устройства		14/4	
Тема 4.1. Шифраторы и дешифраторы	Содержание:	2/-	
	Назначение шифраторов. Принцип построения и работы. Условное обозначение. Назначение дешифраторов. Принцип построения и работы. Условное обозначение. Разработка дешифратора для управления семисегментным индикатором	2	ПК 1.1 ОК 01 ОК 02
Тема 4.2. Преобразователи кодов	Содержание:	2/-	ПК 1.1 ОК 01 ОК 02
	Назначение преобразователей кодов. Двоичные коды и их классификация	2	
Тема 4.3. Мультиплексоры и демультиплексоры	Содержание:	4/2	ПК 1.1 ОК 01 ОК 02
	Назначение мультиплексоров. Принцип построения и функционирования мультиплексоров. Особенности использования мультиплексоров для передачи информации. Назначение демультиплексоров. Принцип построения и функционирования демультиплексоров. Условное графическое обозначение мультиплексоров и демультиплексоров	2	
	В том числе практических и лабораторных занятий	2/2	
	1. Лабораторная работа № 4 Исследование схем дешифратора и мультиплексора	2/2	
Тема 4.4. Комбинационные цифровые сумматоры	Содержание:	4/2	ПК 1.1 ОК 01 ОК 02
	Назначение и классификация сумматоров. Построение и условия функционирования одноразрядного полусумматора. Построение и работа полного одноразрядного комбинационного сумматора. Многоразрядные сумматоры последовательного и параллельного действия с запоминанием переноса, последовательным сквозным переносом, параллельным и групповым переносом. Способы повышения быстродействия параллельных сумматоров	2	
	В том числе практических и лабораторных занятий	2/2	
	1. Лабораторная работа № 5 Исследование схем сумматоров на ИМС	2/2	
Тема 4.5. Цифровые компараторы	Содержание:	2/-	ПК 1.1 ОК 01 ОК 02
	Назначение и классификация цифровых компараторов — схем сравнения. Принцип построения и процесс функционирования одноразрядного компаратора. Построение и работа многоразрядного компаратора. Способы наращивания разрядности компараторов	2	
Раздел 5. Цифровые запоминающие устройства		6/-	

Тема 5.1. Классификация и параметры запоминающих устройств	Содержание:	2/-	ПК 1.1 ОК 01 ОК 02
	Общая характеристика и назначение цифровых запоминающих устройств. Классификация и параметры цифровых запоминающих устройств. Основные характеристики запоминающих устройств	2	
Тема 5.2. Оперативные запоминающие устройства	Содержание:	2/-	ПК 1.1 ОК 01 ОК 02
	Назначение, принцип построения и режимы работы оперативно-запоминающего устройства. Структура матриц накопителей информации ОЗУ. Динамические ОЗУ. Схемотехника ОЗУ на отечественных микросхемах. Условное графическое обозначение ОЗУ	2	
Тема 5.3. Постоянные запоминающие устройства	Содержание:	2/-	ПК 1.1 ОК 01 ОК 02
	Назначение и классификация постоянных запоминающих устройств (ПЗУ). Принцип программирования пользователем ПЗУ. Схема ППЗУ с многократным электрическим перепрограммированием. ППЗУ с ультрафиолетовым стиранием и электрической записью. Условное графическое обозначение ПЗУ	2	
Раздел 6. Аналого-цифровые (АЦП) и цифро-аналоговые преобразователи (ЦАП) информации		4/-	
Тема 6.1. Цифро-аналоговые преобразователи (ЦАП) кода в напряжение	Содержание:	2/-	ПК 1.1 ОК 01 ОК 02
	Назначение и основные параметры цифроаналоговых преобразователей (ЦАП). Методы преобразования кода в аналоговый сигнал. Основные схемные решения построения ЦАП. Построение и принцип работы схемы ЦАП с прецизионными резисторными матрицами и на основе матрицы R-2R с суммированием токов	2	
Тема 6.2. Аналого-цифровые преобразователи (АЦП) информации	Содержание:	2/-	ПК 1.1 ОК 01 ОК 02
	Назначение и основные параметры аналого-цифровых преобразователей (АЦП). Принцип аналого-цифрового преобразования информации. Понятие о дискретизации, квантовании и кодировании непрерывных сигналов. Условное графическое обозначение аналого-цифровых преобразователей	2	
Раздел 7. Микропроцессоры и микропроцессорные устройства		4/-	
Тема 7.1. Общие сведения о микропроцессорах и микропроцессорных системах	Содержание:	2/-	ПК 1.1 ОК 01 ОК 02
	Основные определения и понятия о микропроцессорах как примерах цифрового автомата. Назначение, классификация и типовая структура микропроцессора. Классификация микропроцессорных средств. Поколения микропроцессоров. Области применения микропроцессоров и микроЭВМ. Роль микропроцессорной техники при создании систем обработки данных. Перспективы развития и использования микропроцессорных средств	2	
Тема 7.2. Микропроцессорные устройства	Содержание:	2/-	ПК 1.1 ОК 01 ОК 02
	Однокристалльные микропроцессоры. Структурная схема и архитектурное построение однокристалльного микропроцессора. Состав, назначение и принципы взаимосвязи основных блоков в структурной схеме микропроцессора. Назначение основных сигналов и выводов. Взаимодействие устройств микропроцессора при выполнении команд управления. Команды микропроцессора. Особенности реализации команд передачи управления. Организация памяти микропроцессоров. Машинные такты и циклы (временная диаграмма циклов). Информация состояния. Запуск микропроцессора. Состояния захвата, прерывания,	2	

	останова. Понятие о программном обеспечении		
Промежуточная аттестация (дифференцированный зачет)		-	
Всего:		51	

3. УСЛОВИЯ РЕАЛИЗАЦИИ ДИСЦИПЛИНЫ

3.1. Материально-техническое обеспечение

Лаборатория цифровой схемотехники, оснащенная в соответствии с приложением 3 ОПОП-П.

3.2. Учебно-методическое обеспечение

3.2.1. Основные печатные и/или электронные издания

1. Маслов, А.А. Практикум по цифровой схемотехнике в программе Electronics Workbench 5.12 : практикум / А. А. Маслов. — Москва : УМЦ ЖДТ, 2023. — 148 с. — 978-5-907479-64-7. — Текст : электронный // УМЦ ЖДТ : электронная библиотека. — URL: <https://umczdt.ru/books/1194/280425/> (дата обращения 05.04.2024). — Режим доступа: по подписке.

2. Миленина, С. А. Электротехника, электроника и схемотехника : учебник и практикум для среднего профессионального образования / С. А. Миленина, Н. К. Миленин ; под редакцией Н. К. Миленина. — 2-е изд., перераб. и доп. — Москва : Издательство Юрайт, 2024. — 406 с. — (Профессиональное образование). — ISBN 978-5-534-04676-2. — Текст : электронный // Образовательная платформа Юрайт [сайт]. — URL: <https://urait.ru/bcode/536766> (дата обращения: 04.04.2024). — Режим доступа: для авториз. пользователей.

3. Смиян Е.В. Схемотехнические решения построения и контроля цифровых устройств: учеб. пособие. — М.: ФГБУ ДПО «Учебно-методический центр по образованию на железнодорожном транспорте», 2018. — 183 с. — ISBN 978-5-906938-60-2. — Текст : электронный // Лань : электронно-библиотечная система. — URL: <https://umczdt.ru/books/1201/18726/> (дата обращения: 27.05.2022). — Режим доступа: для авториз. пользователей.

4. Фролов, В.А. Электронная техника. Часть 2: Схематические электронные схемы : учеб. — М.: ФГБУ ДПО «Учебно-методический центр по образованию на железнодорожном транспорте», 2015. — 532 с. — ISBN 978-5-89035-836-3. — Текст : непосредственный

Смиян Е.В. Схемотехнические решения построения и контроля цифровых устройств: учеб. пособие. — М.: ФГБУ ДПО «Учебно-методический центр по образованию на железнодорожном транспорте», 2018. — 183 с. — ISBN 978-5-906938-60-2. — Текст : непосредственный.

5. Фролов, В.А. Электронная техника. Часть 2: Схематические электронные схемы : учеб. — М.: ФГБУ ДПО «Учебно-методический центр по образованию на железнодорожном транспорте», 2015. — 532 с. — ISBN 978-5-89035-836-3. — Текст : электронный // Лань : электронно-библиотечная система. — URL: <https://umczdt.ru/books/1201/18676/> (дата обращения: 27.05.2022). — Режим доступа: для авториз. пользователей.

3.2.2. Дополнительные источники

1. Моченов А.Д., Крухмалев В.В. Цифровые системы передачи: учебник / под ред. А.Д. Моченова. — М.: ФГБУ ДПО «Учебно-методический центр по образованию на железнодорожном транспорте», 2017. — 336 с. — ISBN 978-5-89035-970-4. — Текст : электронный // Лань : электронно-библиотечная система. — URL:

<https://umczdt.ru/books/1194/62164/> (дата обращения: 27.05.2022). — Режим доступа: для авториз. пользователей.

2. Теория дискретных устройств железнодорожной автоматики, телемеханики и связи: учебник / Под ред. В.В. Сапожникова. — М.: ФГБОУ «Учебно-методический центр по образованию на железнодорожном транспорте», 2016. — 339 с. — ISBN 978-5-89035-900-1. — Текст : электронный // Лань : электронно-библиотечная система. — URL: <https://umczdt.ru/books/1194/18753/> (дата обращения: 27.05.2022). — Режим доступа: для авториз. пользователей.

3. Трубочкина, Н. К. Нанoeлектроника и схемотехника в 2 ч. Часть 1 : учебник для вузов / Н. К. Трубочкина. — 3-е изд., испр. и доп. — Москва : Издательство Юрайт, 2024. — 281 с. — (Высшее образование). — ISBN 978-5-9916-7735-6. — Текст : электронный // Образовательная платформа Юрайт [сайт]. — URL: <https://urait.ru/bcode/537131> (дата обращения: 03.04.2024). — Режим доступа: для авториз. пользователей.

4. Трубочкина, Н. К. Нанoeлектроника и схемотехника в 2 ч. Часть 2 : учебник для вузов / Н. К. Трубочкина. — 3-е изд., испр. и доп. — Москва : Издательство Юрайт, 2024. — 250 с. — (Высшее образование). — ISBN 978-5-9916-7737-0. — Текст : электронный // Образовательная платформа Юрайт [сайт]. — URL: <https://urait.ru/bcode/537486> (дата обращения: 03.04.2024). — Режим доступа: для авториз. пользователей.

4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ ДИСЦИПЛИНЫ

Результаты обучения	Показатели освоённости компетенций	Методы оценки
Знает: – виды информации и способы ее представления в ЭВМ; – алгоритмы функционирования цифровой схемотехники	- обучающийся перечисляет виды информации и способы ее представления в ЭВМ; - воспроизводит алгоритмы функционирования цифровой схемотехники.	Текущий контроль: Наблюдение за выполнением заданий на практических занятиях, оценка выполнения тестирований Промежуточная аттестация: Оценка ответов на вопросы дифференцированного зачета
Умеет: - использовать типовые средства вычислительной техники и программного обеспечения; - проводить контроль и анализ процесса функционирования цифровых схемотехнических устройств по функциональным схемам	- обучающийся демонстрирует практические навыки использования типовых средств вычислительной техники и программного обеспечения; - анализирует и контролирует процесс функционирования цифровых схемотехнических устройств по функциональным схемам.	Текущий контроль: Наблюдение за выполнением заданий на практических занятиях, оценка выполнения тестирований Промежуточная аттестация: Оценка ответов на вопросы дифференцированного зачета
ОК 01. Выбирать способы решения задач профессиональной деятельности применительно к различным контекстам	Обучающийся демонстрирует наличие умений распознавать задачу (проблему) в профессиональном или социальном контексте; анализировать и выделять её составные части; определять этапы решения задачи; выявлять и эффективно искать	Текущий контроль: Наблюдение за выполнением заданий на практических занятиях, оценка выполнения тестирований Промежуточная аттестация: Оценка ответов на вопросы

	<p>информацию, необходимую для решения задачи (проблемы); составлять план действий; определять необходимые ресурсы; владеть актуальными методами работы в профессиональной и смежных сферах; реализовывать составленный план; оценивать результат и последствия своих действий</p>	<p>дифференцированного зачета</p>
<p>ОК 02. Использовать современные средства поиска, анализа и интерпретации информации и информационные технологии для выполнения задач профессиональной деятельности</p>	<p>Обучающийся обладает способностью определять задачи и необходимые источники для поиска информации; планировать процесс поиска и структурировать получаемую информацию; выделять наиболее значимое в перечне информации и оценивать практическую значимость результатов поиска; оформлять результаты поиска, применять средства информационных технологий для решения профессиональных задач; использовать современное программное обеспечение и различные цифровые средства для решения профессиональных задач</p>	