Документ подписан простой электронной подписью
Информация о владельце:
ФИО: Епархин Олег Мефодьевич
Должность: директор Ярославского филиала ПГУПС
Дата подписания: 13.12.2022 12:46:58
Уникальный программный ключ:
02c0e3529c2d8e46b4c35c37058e2c51356096da

ФЕДЕРАЛЬНОЕ АГЕНТСТВО ЖЕЛЕЗНОДОРОЖНОГО ТРАНСПОРТА

Федеральное государственное бюджетное образовательное учреждение
высшего образования
**«Петербургский государственный университет путей сообщения
Императора Александра I»
(ФГБОУ ВО ПГУПС)
Ярославский филиал ПГУПС**

УТВЕРЖДАЮ
Директор Ярославского филиала ПГУПС

_____ О.М. Епархин
«19» мая 2022 г.

РАБОЧАЯ ПРОГРАММА УЧЕБНОЙ ДИСЦИПЛИНЫ

ОП.08 ЦИФРОВАЯ СХЕМОТЕХНИКА

**для специальности
27.02.03 Автоматика и телемеханика на транспорте
(железнодорожном транспорте)**

Квалификация – **Техник**

Форма обучения - заочная

Ярославль
2022

Рассмотрено на заседании ЦК
автоматики и телемеханики
протокол № 10 от «12» мая 2022 г.
Председатель_____/Маслов А.А./

Рабочая программа учебной дисциплины ОП.08 Цифровая схемотехника разработана на основе Федерального государственного образовательного стандарта среднего профессионального образования (далее ФГОС СПО) по специальности 27.02.03 Автоматика и телемеханика на транспорте (железнодорожном транспорте), утвержденного Министерством образования и науки Российской Федерации № 139 от 28.02.2018 г.

Разработчик программы:
Маслов А.А., преподаватель Ярославского филиала ПГУПС

СОДЕРЖАНИЕ

1. **ОБЩАЯ ХАРАКТЕРИСТИКА РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ** **4**
2. **СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ** **5**
3. **УСЛОВИЯ РЕАЛИЗАЦИИ УЧЕБНОЙ ДИСЦИПЛИНЫ** **15**
4. **КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ** **16**

1. ОБЩАЯ ХАРАКТЕРИСТИКА РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ

1.1. Область применения рабочей программы

Рабочая программа учебной дисциплины ОП.08. Цифровая схемотехника является частью программы подготовки специалистов среднего звена в соответствии с ФГОС СПО по специальности 27.02.03 Автоматика и телемеханика на транспорте (железнодорожном транспорте).

1.2. Место учебной дисциплины в структуре программы подготовки специалистов среднего звена:

Учебная дисциплина ОП.08. ЦИФРОВАЯ схемотехника является обязательной частью общепрофессионального цикла программы подготовки специалистов среднего звена в соответствии с ФГОС СПО по специальности 27.02.03 Автоматика и телемеханика на транспорте (железнодорожном транспорте).

1.3 Цель и планируемые результаты освоения дисциплины

Учебная дисциплина ОП.08. ЦИФРОВАЯ схемотехника обеспечивает формирование общих и профессиональных компетенций по всем основным видам деятельности ФГОС СПО по специальности *27.02.03 Автоматика и телемеханика на транспорте (железнодорожном транспорте)*. Особое значение дисциплина имеет при формировании и развитии:

ОК 01. Выбирать способы решения задач профессиональной деятельности применительно к различным контекстам;

ОК 02. Использовать современные средства поиска, анализа и интерпретации информации и информационные технологии для выполнения задач профессиональной деятельности.

ПК 1.1. Анализировать работу станционных, перегонных, микропроцессорных и диагностических систем автоматики по принципиальным схемам.

В рамках программы учебной дисциплины ОП.08. ЦИФРОВАЯ схемотехника обучающимися осваиваются умения и знания:

Код ПК, ОК	Умения	Знания
ОК 01., ОК 02., ПК 1.1.	– использовать типовые средства вычислительной техники и программного обеспечения; − проводить контроль и анализ процесса функционирования цифровых схемотехнических устройств по функциональным схемам.	– виды информации и способы ее представления в ЭВМ; − алгоритмы функционирования цифровой схемотехники.

1.4. Количество часов на освоение рабочей программы учебной дисциплины:

Объем образовательной программы обучающегося 74 часов, в том числе:

обязательная часть - 56 часа;

вариативная часть – 18 часов.

Увеличение количества часов рабочей программы за счет часов вариативной части направлено на *углубление* объема знаний по разделам программы.

Объем образовательной программы обучающегося – 74 часов, в том числе:

объем работы обучающихся во взаимодействии с преподавателем – 20 часов;

самостоятельной работы обучающегося – 48 часов.

2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ

2.1. Объем учебной дисциплины и виды учебной работы

Вид учебной работы	**Объем часов**
Объем образовательной программы	**74**
в том числе:	
теоретическое обучение	10
лабораторные занятия	6
практические занятия	4
курсовая работа (проект) (если предусмотрено)	–
Самостоятельная работа обучающегося	48
Промежуточная аттестация в форме *дифференцированного зачета*	**0**
Промежуточная аттестация в форме *экзамена*	**6**

2.2. Тематический план и содержание учебной дисциплины

Наименование разделов и тем	Содержание учебного материала и формы организации деятельности обучающихся	Объем в часах	Коды компетенций, формированию которых способствует элемент программы
1	2	3	4
Первый курс 44 (36+8 (4+4))			
Введение	**Содержание учебного материала**	**2**	ОК 01., ОК 02., ПК 1.1.
	Задачи и структура дисциплины. Содержание тем дисциплины. Значение дисциплины на современном этапе развития общества и в системе подготовки специалистов по автоматике и телемеханике на железнодорожном транспорте. Краткий очерк истории развития цифровой схемотехники. Связь цифровой схемотехники с развитием элементной базы при создании приборов и устройств функциональной электроники и вычислительной техники на основе синтеза. Основные определения и понятия в цифровой схемотехнике: схемотехника, цифровой сигнал, цифровое устройство, цифровая логика, синтез, микропроцессор, микро ЭВМ. Роль и значение функциональной электроники, как научно-технического направления, в построении новых систем автоматики на железнодорожном транспорте		
Раздел 1. Арифметические основы цифровой схемотехники		**6**	
Тема 1.1. Формы представления числовой информации в цифровых устройствах	**Содержание учебного материала**	**2**	ОК 01., ОК 02., ПК 1.1.
	Основные особенности систем счисления для представления (записи) информации в устройствах цифровой схемотехники (двоичная, двоично-десятичная, восьмеричная, шестнадцатеричная системы счисления). Форматы представления и передачи информации для цифровых устройств. Понятие бита, байта, машинного слова. Математический и машинный способы записи двоичных чисел. Формы представления чисел с фиксированной и плавающей запятой. Понятие о разрядной сетке. Представление положительных и отрицательных двоичных чисел в прямом, обратном, дополнительном и модифицированном кодах со знаковым и без знакового разряда		
Тема 1.2. Арифметические операции с кодированными	**Содержание учебного материала**	**2**	ОК 01., ОК 02., ПК 1.1.
	Особенности выполнения арифметических операций с многоразрядными двоичными кодированными числами (сложение, вычитание, умножение и деление) со знаковым и без знакового разряда.		

числами	Правила и последовательность выполнения арифметических операций с кодированными двоичными числами с фиксированной и плавающей запятой в прямом, обратном, дополнительном и модифицированном коде со знаковым и без знакового разряда. Сложение и вычитание кодированных двоично-десятичных чисел со знаковым и без знакового разряда		
	В том числе, практических занятий	**2**	
	Практическое занятие № 1. Выполнение арифметических операций с многоразрядными двоичными кодированными числами со знаковым и без знакового разряда.		
Раздел 2. Логические основы цифровой схемотехники		**6**	
Тема 2.1. Функциональная логики	**Содержание учебного материала**	**2**	ОК 01., ОК 02., ПК 1.1.
	Физическое представление логических значений двоичных чисел электрическими сигналами. Понятие о комбинационной схеме и цифровом автомате. Булевы (переключательные) функции, их количество и способы задания, существенные и фиктивные переменные. Способы представления логических переключательных функций: высказывание (словесное и письменное), табличное (понятие о таблицах истинности) и аналитическая запись (запись формулой). Элементарные (основные, базисные функции И, ИЛИ, НЕ) и комбинационные (универсальные, базовые) логические функции одной и двух переменных, их функциональная запись через дизъюнкцию, конъюнкцию и инверсию. Понятие высказывания. Операции импликации, эквивалентности и суммы по модулю 2, их свойства. Таблицы истинности для основных (базисных) и универсальных (базовых) логических функций. Релейно-контактный аналог элементарных и комбинационных логических функций. Применение законов, тождеств и правил алгебры логики для записи и преобразования переключательных функций. Условное графическое обозначение (УГО) основных (базисных) и универсальных (базовых) логических элементов для реализации элементарных и комбинационных функций		
Тема 2.2. Основы синтеза цифровых логических устройств	**Содержание учебного материала**	**2**	ОК 01., ОК 02., ПК 1.1.
	Алгоритм перехода от высказывания к табличной и функциональной аналитической форме записи переключательных функций. Основы аналитического и графического (карты Карно) способов минимизации функций. Методика перехода от нормальной к совершенным формам записи переключательных функций при аналитическом и графическом способах.		

	Основы синтеза и анализа комбинационных логических схем. Алгоритм перехода от высказывания к табличной и функциональной аналитической форме записи переключательных функций. Специальные разложения ПФ. Не полностью определенные (частные) ПФ. Построение функциональной схемы логического устройства методом синтеза. Синтез не полностью заданных логических функций. Понятие о запрещенных и неопределенных наборах аргументов элементарных функций. Анализ функциональных схем логических устройств. Некоторые особенности построения схем логических устройств. Техническая реализация – построение логических схем по переключательным функциям. Особенности построения логических устройств		
	В том числе, практических занятий	**2**	
	Практическое занятие № 2. Построение схем цифровых логических устройств методом синтеза.		
Тема 2.3. Цифровые интегральные микросхемы	**Содержание учебного материала**	**0**	ОК 01., ОК 02., ПК 1.1.
	Общие сведения о цифровых интегральных микросхемах (ЦИМС) и область их применения. Основные серии ЦИМС для построения логических устройств. Классификация серий ЦИМС по функциональному назначению, физическому принципу работы активных элементов (схемотехническое решение), электрическим и эксплуатационным параметрам, выполняемым функциям, классам (типам). Номенклатура и серии цифровых интегральных микросхем. Конструктивное оформление интегральных микросхем. Система цифробуквенного обозначения серий цифровых интегральных микросхем. Основные параметры ЦИМС. Сравнительные параметры ЦИМС с различными видами схемотехнических решений. Общая характеристика последовательных и комбинационных цифровых логических устройств на основе ЦИМС. Функциональные схемы и условные графические обозначения ЦИМС в зависимости от функционального назначения. Особенности включения ЦИМС в функциональных схемах логических устройств		
Раздел 3. Последовательностные цифровые устройства – цифровые автоматы		**0**	
Тема 3.1 Цифровые триггерные схемы	**Содержание учебного материала**	**0**	ОК 01., ОК 02., ПК 1.1.
	Общие сведения о триггере как простейшем конечном цифровом автомате. Назначение триггеров и их применение в аппаратуре железнодорожной автоматики и телемеханики. Типы триггеров. Классификация триггеров по способу записи и управления информацией, организации логических связей. Назначение и обозначение входов и выходов триггеров. Методика определения состояния триггеров. Основные параметры. Построение триггеров на основе логических элементов интегральной схемотехники		

	методом синтеза. Основные понятия о статическом и динамическом управлении триггером. Принцип функционирования асинхронного RS-триггера (бистабильная ячейка памяти) на основе логических элементов И-НЕ и ИЛИ-НЕ в интегральной схемотехнике с прямыми инверсными входами. Построение функциональной схемы и процесс функционирования одноступенчатого и двухступенчатого RS-триггера. Особенности построения и работы функциональных схем счетных триггеров. Построение функциональных схем и принцип работы триггеров Т-типа, D-типа. Построение универсального JK-триггера на основе RS-триггера с устранением состояния неопределенности. Условия построения и работы синхронных триггеров. Таблица переходов триггера (таблица истинности) и закон функционирования триггера (характеристическое уравнение триггера). Некоторые особенности функциональных схем триггеров: расширение информационных входов по И (ИЛИ), создание входов асинхронной установки (сброса) в нулевое (0) или единичное (1) состояние триггеров и их блокировка, создание дополнительных входов разрешения. Построение и работа схем взаимного преобразования триггеров: RS→T; D →T; RST→ D; RST→ JK; JK → RS; JK→ T; JK→D. Условное графическое обозначение триггеров		
Тема 3.2. Цифровые счетчики импульсов	**Содержание учебного материала**	**0**	ОК 01., ОК 02., ПК 1.1.
	Общие сведения о счетчиках. Назначение и типы счетчиков и пересчетных устройств. Классификация и параметры счетчиков. Принцип функционирования счетчиков. Максимальный (избыточный) и эффективный коэффициенты счета счетчика. Переполнение счетчика Принципы построения и работы счетчиков на сложение и вычитание с последовательным, параллельным, сквозным и групповым переносом. Таблица переходов счетчиков (таблица истинности, таблица состояний) и закон функционирования счетчика (характеристическое уравнение). Разрядность и коэффициент пересчета счетчиков, весовое соотношение разрядов. Ввод и вывод информации в счетчиках (последовательный и параллельный). Синхронные и асинхронные счетчики. Счетчик с изменяемым направлением счета (реверсивный счетчик). Самоостанавливающийся счетчик. Декадный двоично-десятичный счетчик. Построение и принцип работы счетчиков с переменным коэффициентом пересчета. Кольцевые счетчики. Построение суммирующего двоичного счетчика методом синтеза. Варианты графического изображения функциональных схем счетчиков (вертикальное и горизонтальное). Условное графическое обозначение счетчиков. Каскадное соединение счетчиков (многоразрядные		

	счетчики). Схемы делителя частоты импульсной последовательности на основе двоичных счетчиков (назначение, принцип построения и работа делителей с различными коэффициентами деления)		
Тема 3.3. Регистры	**Содержание учебного материала**	**0**	ОК 01., ОК 02., ПК 1.1.
	Общие сведения о регистрах. Назначение и типы регистров. Классификация регистров. Принцип построения и работы последовательных, параллельных, последовательно-параллельных и параллельно-последовательных регистров при вводе и выводе информации. Особенности парафазного параллельного регистра. Кольцевые регистры, их назначение, особенности построения и динамика работы. Регистры с высоким импедансом, применение их в вычислительных комплексах. Реверсивный регистр, назначение, принцип построения и особенности применения. Сдвигающие регистры с цепями приема двоичной информации в последовательном коде и выдачи – в параллельном коде и наоборот. Сдвигающие регистры как преобразователи кодов. Буферные регистры. Варианты графического изображения функциональных схем регистров (вертикальное и горизонтальное). Условное графическое обозначение регистров. Реализация схем регистров на триггерах различных типов		
Раздел 4. Комбинационные цифровые устройства		**4**	
Тема 4.1. Шифраторы и дешифраторы	**Содержание учебного материала**	**0**	ОК 01., ОК 02., ПК 1.1.
	Назначение шифраторов и дешифраторов как элементов преобразования числовой информации. Принцип построения и работы шифраторов и дешифраторов. Таблица истинности процесса функционирования шифратора и дешифратора. Матричные, линейные и прямоугольные дешифраторы. Емкость шифраторов и дешифраторов. Форматы входного кода: двоичный и двоично-десятичный. Многоступенчатые дешифраторы. Условное графическое обозначение шифраторов и дешифраторов. Анализ схем шифраторов и дешифраторов в базисах ИЛИ, И-НЕ, ИЛИ-НЕ		
Тема 4.2. Преобразователи кодов	**Содержание учебного материала**	**0**	ОК 01., ОК 02., ПК 1.1.
	Назначение преобразователей кодов. Принцип построения и работы преобразователя двоичного позиционного числа в специальные двоичные машинные коды и машинных кодов одного вида в другой, преобразователя двоично-десятичного кода в двоично-десятичный код другого вида, преобразователя кодов для цифровой кодировки. Особенности построения схем при переходе из кодов одной системы счисления в другую. Таблица истинности процесса функционирования преобразователя кодов.		

	Условное графическое обозначение преобразователей кодов. Анализ схем преобразователей кодов в базисах ИЛИ, И-НЕ, ИЛИ-НЕ		
Второй курс 30 (12+12 (6+6) + 6)			
Тема 4.3. Мультиплексоры и демультиплексоры	**Содержание учебного материала**	**0**	ОК 01., ОК 02., ПК 1.1.
	Назначение мультиплексоров и демультиплексоров как элементов устройств передачи и приема информации. Мультиплексоры как цифровые многопозиционные переключатели-коммутаторы. Демультиплексоры как селекторы-распределители входного сигнала, расширители каналов. Принцип построения и функционирования мультиплексоров и демультиплексоров. Особенности использования мультиплексоров для передачи информации из многих каналов в один в последовательном коде и преобразования параллельного кода в последовательный. Мультиплексорное и демультиплексорное дерево. Таблица истинности процесса функционирования мультиплексоров и демультиплексоров. Применение мультиплексоров и демультиплексоров как коммутаторов каналов. Понятие о селекторах-мультиплексорах. Условное графическое обозначение мультиплексоров и демультиплексоров		
	В том числе, лабораторных занятий	**2**	
	Лабораторное занятие № 1. Исследование функциональных схем мультиплексоров и демультиплексоров.		
Тема 4.4. Комбинационные двоичные сумматоры	**Содержание учебного материала**	**0**	ОК 01., ОК 02., ПК 1.1.
	Назначение и классификация комбинационных сумматоров. Построение методом синтеза и условия функционирования одноразрядного комбинационного полусумматора. Таблица истинности процесса функционирования комбинационного сумматора. Построение и работа полного одноразрядного комбинационного сумматора. Многоразрядные сумматоры последовательного и параллельного действия с запоминанием переноса, последовательным сквозным переносом, параллельным и групповым переносом. Способы повышения быстродействия параллельных сумматоров. Накапливающие двоичные сумматоры. Десятичные сумматоры. Каскадное соединение сумматоров. Условное графическое обозначение сумматоров. Анализ функциональных схем сумматоров		
	В том числе, лабораторных занятий	**2**	
	Лабораторное занятие № 2. Исследование функциональных схем сумматоров.		
Тема 4.5. Цифровые компараторы	**Содержание учебного материала**	**0**	
	Назначение и классификация цифровых компараторов – схем сравнения. Основные		

	операции поразрядного сравнения двух сравниваемых двоичных чисел на основе алгебры логики. Принципы равенства и неравенства двоичных чисел. Принцип построения и процесс функционирования одноразрядного компаратора. Построение и работа многоразрядного компаратора. Таблица истинности функционирования компаратора. Способы наращивания разрядности компараторов. Каскадные схемы компараторов. Условное графическое обозначение компараторов		
Раздел 5. Цифровые запоминающие устройства		**0**	
Тема 5.1. Классификация и параметры запоминающих устройств	**Содержание учебного материала**	**0**	ОК 01., ОК 02., ПК 1.1.
	Общая характеристика и назначение цифровых запоминающих устройств. Классификация и параметры цифровых запоминающих устройств по физическим принципам работы, по технологии изготовления, способу изображения чисел, способу запоминания информации, по кратности считывания. Методы размещения информации (адресная и безадресная). Иерархия (структура) запоминающих устройств (ОЗУ, ПЗУ, ППЗУ). Основные характеристики запоминающих устройств: емкость, быстродействие, надежность и экономичность. Понятие о сверхоперативном запоминающем устройстве (СОЗУ). Организация безадресной и виртуальной памяти (магазинная, стековая, ассоциативная, непосредственная и прямой адресации)		
Тема 5.2. Оперативные запоминающие устройства	**Содержание учебного материала**	**0**	ОК 01., ОК 02., ПК 1.1.
	Назначение, принцип построения и режимы работы оперативно-запоминающего устройства (ОЗУ) – запись, хранение и чтение информации в элементах памяти ОЗУ. Организация памяти в ОЗУ. Построение схем запоминающих элементов динамических и статических ОЗУ. Структура матриц накопителей информации ОЗУ. Схемы оперативных запоминающих устройств на основе ТТЛ-структуры и МДП-структуры с однокоординатной и двухкоординатной выборкой. Статические ОЗУ (регистровые, матричные, файловые, поразрядные, байтовые). Динамические ОЗУ. Схемотехника ОЗУ на отечественных микросхемах. Условное графическое обозначение оперативно-запоминающего устройства		
Тема 5.3. Постоянные запоминающие устройства	**Содержание учебного материала**	**0**	ОК 01., ОК 02., ПК 1.1.
	Назначение и классификация постоянных запоминающих устройств (ПЗУ). Элементная база и организация постоянных запоминающих устройств. Постоянные запоминающие устройства масочного типа и программируемые пользователем. Построение ПЗУ различных видов. Принцип программирования пользователем ПЗУ (электрическим сигналом и маскированием). Особенности построения перепрограммируемых постоянных запоминающих устройств (ППЗУ). Схема ППЗУ с многократным электрическим		

	перепрограммированием. ППЗУ с ультрафиолетовым стиранием и электрической записью. Условное графическое обозначение постоянных запоминающих устройств		
Раздел 6. Аналого-цифровые и цифро-аналоговые преобразователи информации		**2**	
Тема 6.1. Цифро-аналоговые преобразователи (ЦАП) кода в напряжение	**Содержание учебного материала**	**0**	ОК 01., ОК 02., ПК 1.1.
	Назначение и основные параметры цифро-аналоговых преобразователей (ЦАП). Методы преобразования кода в аналоговый сигнал. Основные схемные решения построения цифро-аналоговых преобразователей: ЦАП с прецизионными резисторными матрицами и безматричные. Построение и принцип работы схемы ЦАП с прецизионными резисторными матрицами (ЦАП с весовыми двоично-взвешенными сопротивлениями) и на основе матрицы R-2R с суммированием токов. Схемотехнические принципы цифро-аналоговых преобразователей и их построение на электронных ключах. Условное графическое обозначение цифро-аналоговых преобразователей		
	В том числе, лабораторных занятий	**2**	
	Лабораторное занятие № 3. Исследование функциональных схем цифро-аналоговых преобразователей		
Тема 6.2. Аналого-цифровые преобразователи (АЦП) информации	**Содержание учебного материала**	**0**	ОК 01., ОК 02., ПК 1.1.
	Назначение и основные параметры аналого-цифровых преобразователей (АЦП). Принцип аналого-цифрового преобразования информации. Понятие о дискретизации, квантовании и кодировании непрерывных сигналов. Методы преобразования аналогового сигнала в код. Принцип построения аналого-цифровых преобразователей сигналов по методам ступенчатого и последовательного приближения опорного напряжения и с параллельным преобразованием. Преобразователь угла поворота в двоичный код. Последовательные АЦП с единичным и с двоично-взвешенным приближением. Условное графическое обозначение аналого-цифровых преобразователей		
Раздел 7. Микропроцессоры и микропроцессорные устройства		**0**	
Тема 7.1. Общие сведения о микропроцессорах и микропроцессорных системах	**Содержание учебного материала**	**0**	ОК 01., ОК 02., ПК 1.1.
	Основные определения и понятия о микропроцессорах как примерах цифрового автомата. Назначение, классификация и типовая структура микропроцессора. Два подхода к построению процессоров: принципы схемной логики и программируемой логики. Способы организации управления вычислительным процессом. Классификация микропроцессорных средств. Поколения микропроцессоров. Области применения микропроцессоров и микроЭВМ. Роль микропроцессорной техники при создании систем обработки данных. Перспективы развития и использования микропроцессорных средств		
Тема 7.2.	**Содержание учебного материала**	**0**	ОК 01.,

Микропроцессорные устройства	Однокристальные микропроцессоры. Структурная схема и архитектурное построение однокристального микропроцессора. Состав, назначение и принципы взаимосвязи основных блоков в структурной схеме микропроцессора. Назначение основных сигналов и выводов. Взаимодействие устройств микропроцессора при выполнении команд управления. Команды микропроцессора. Особенности реализации команд передачи управления. Организация памяти микропроцессоров. Машинные такты и циклы (временная диаграмма циклов). Информация состояния. Запуск микропроцессора. Состояния захвата, прерывания, останова. Понятие о программном обеспечении		ОК 02., ПК 1.1.
Промежуточная аттестация	**Экзамен**	**6**	
Самостоятельные работы		**48**	
Всего:		**74**	

3. УСЛОВИЯ РЕАЛИЗАЦИИ УЧЕБНОЙ ДИСЦИПЛИНЫ

3.1. Материально-техническое обеспечение

Для реализации программы учебной дисциплины должны быть предусмотрены следующие специальные помещения:

Лаборатория «Цифровой схемотехники»

3.2. Информационное обеспечение реализации программы

Для реализации программы библиотечный фонд образовательной организации укомплектован печатными и (или) электронными изданиями, рекомендованными для использования в образовательном процессе

3.2.1. Электронные издания (электронные ресурсы)

1. Фролов В.А. Электронная техника. Часть 2: Схематические электронные схемы – Москва: УМЦ ЖДТ, 2015. – 661 с. Режим доступа: https://umczdt.ru/books/44/18676/– ЭБ «УМЦ ЖДТ»

2. Миленина, С. А. Электроника и схемотехника : учебник и практикум для СПО / С. А. Миленина ; под редакцией Н. К. Миленина. – 2-е изд., перераб. и доп. – Москва : Издательство Юрайт, 2020. – 270 с. ЭБС Юрайт [сайт]. – URL: http://urait.ru/bcode/453210

3. Конспект лекций по дисциплине ОП.09. Цифровая схемотехника. Тема 1.2. Синтез проверяющих и диагностических тестов для устройств ЖАТС / А.А.Маслов – Ярославский филиал ПГУПС, 2017 г. http://yaroslavl.pgups.ru

3.2.2. Дополнительные источники

1. Теория дискретных устройств железнодорожной автоматики, телемеханики и связи: учебник: учеб. / В.В. Сапожников, В.В. Сапожников, Д.В. Ефанов. – Москва: УМЦ ЖДТ, 2016. – 339 с. Режим доступа: http://umczdt.ru/books/41/18753/.– ЭБ «УМЦ ЖДТ»

2. Трубочкина, Н. К. Наноэлектроника и схемотехника в 2 ч. Часть 1 : учебник для вузов. – 3-е изд., испр. и доп. – Москва : Издательство Юрайт, 2020. – 281 с. ЭБС Юрайт [сайт]. – URL: http://urait.ru/bcode/451229

3. Трубочкина, Н. К. Наноэлектроника и схемотехника в 2 ч. Часть 2 : учебник для вузов – 3-е изд., испр. и доп. – Москва : Издательство Юрайт, 2020. – 262 с. ЭБС Юрайт [сайт]. – URL: http://urait.ru/bcode/451605

4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ

Оценка качества освоения учебной дисциплины ОП.08. ЦИФРОВАЯ схемотехника включает текущий контроль успеваемости и промежуточную аттестацию.

Текущий контроль успеваемости осуществляется преподавателем в процессе проведения практических занятий, тестирования, а также выполнения обучающимися индивидуальных заданий в соответствии с фондом оценочных средств по учебной дисциплине.

Промежуточная аттестация осуществляется преподавателем в соответствии с фондом оценочных средств по учебной дисциплине.

Результаты обучения	**Критерии оценки**	**Методы оценки**
Знания:		
- видов информации и способов ее представления в ЭВМ. - алгоритмов функционирования цифровой схемотехники.	- обучающийся перечисляет виды информации и способы ее представления в ЭВМ; - воспроизводит алгоритмы функционирования цифровой схемотехники.	различные виды опроса, решение задач, тестирование; дифференцированный зачет; экзамен.
Уметь:		
- использовать типовые средства вычислительной техники и программного обеспечения. - проводить контроль и анализ процесса функционирования цифровых схемотехнических устройств по функциональным схемам	- обучающийся демонстрирует практические навыки использования типовых средств вычислительной техники и программного обеспечения; - анализирует и контролирует процесс функционирования цифровых схемотехнических устройств по функциональным схемам.	экспертное наблюдение и оценка на лабораторных и практических занятиях; дифференцированный зачет; экзамен.